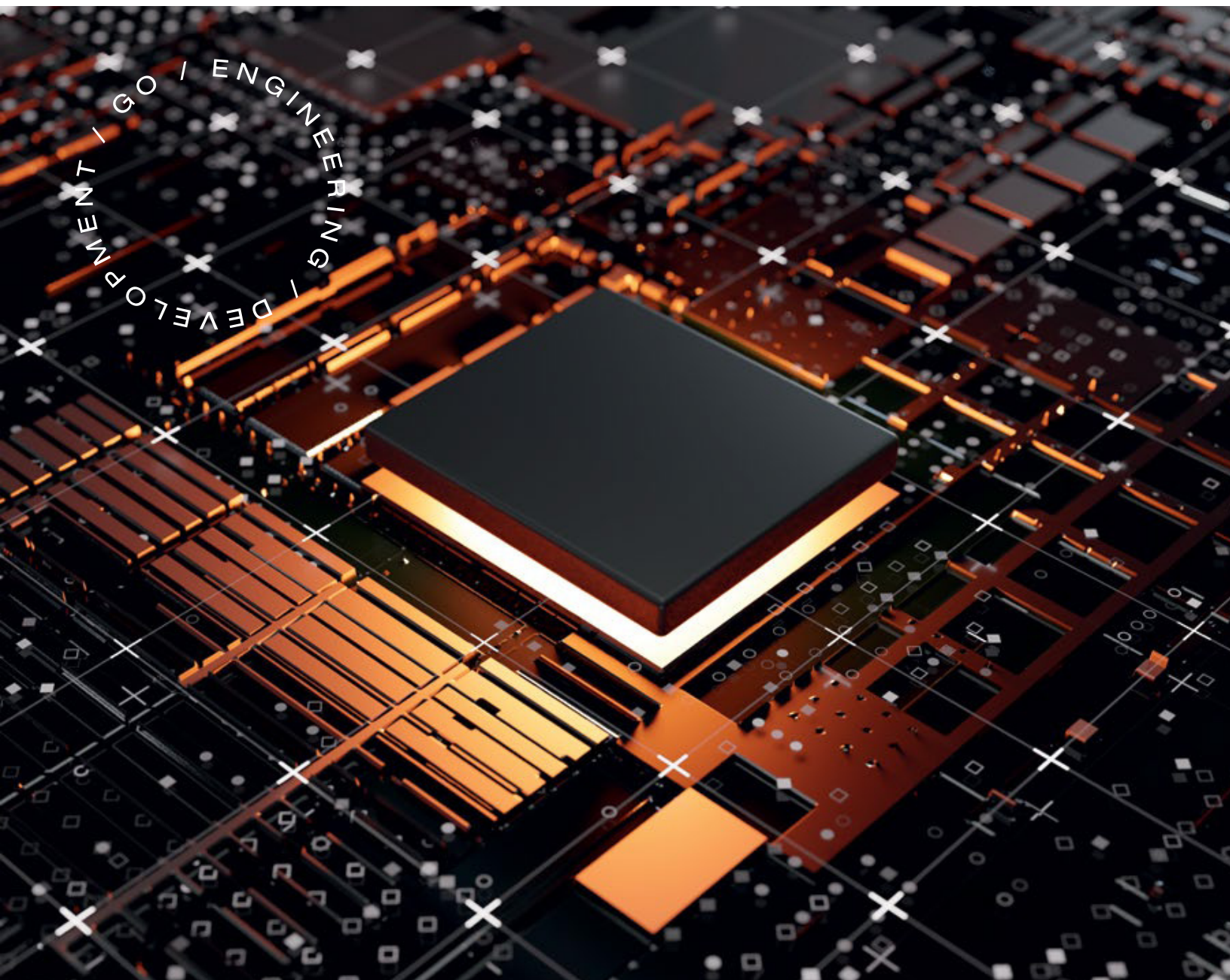


USPRAWNIENIE TWORZENIA PŁYTEK DRUKOWANYCH

SAMSUNG SDI OSZCZĘDZA SZEŚĆ MILIONÓW USD ROCZNIE Z ALTAIR® POLLEX™

Altair® CUSTOMER STORY



ENDEGO

ALTAIR
CHANNEL PARTNER

USPRAWNIENIE TWORZENIA PŁYTEK DRUKOWANYCH

SAMSUNG SDI OSZCZĘDZA SZEŚĆ MILIONÓW USD ROCZNIE Z ALTAIR® POLLEX™

O KLIENCIE

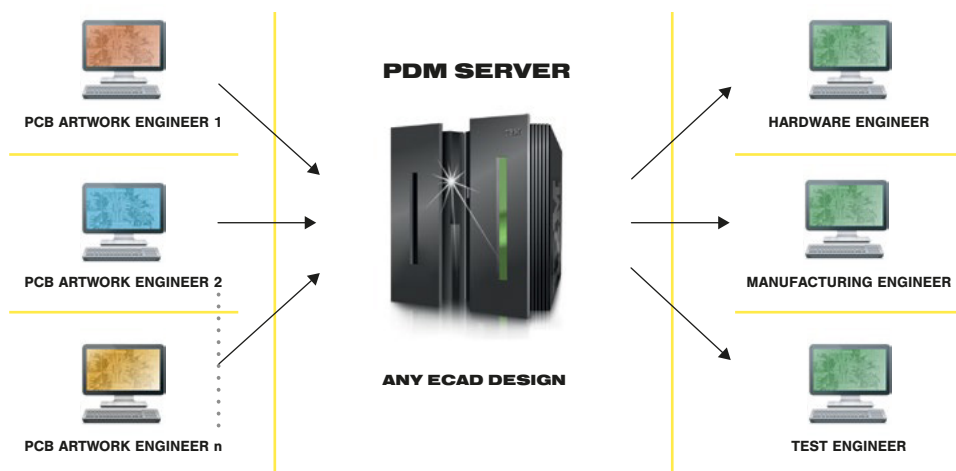
Samsung SDI ma siedzibę w Korei Południowej i jest światowym liderem w branży zaawansowanych technologii i ekologicznym przemyśle akumulatorowym. Samsung SDI ma 40-letnią historię, obejmującą produkcję lamp próżniowych, przez duże wyświetlacze plazmowe (PDP), po zaawansowane technologicznie lampy kineskopowe (CRT) i wyświetlacze cyfrowe.

Obecnie Samsung SDI jest wiodącym graczem jako dostawca energii i materiałów do akumulatorów dla branży IT, motoryzacyjnej, systemów magazynowania energii (ESS) i materiałów elektronicznych.

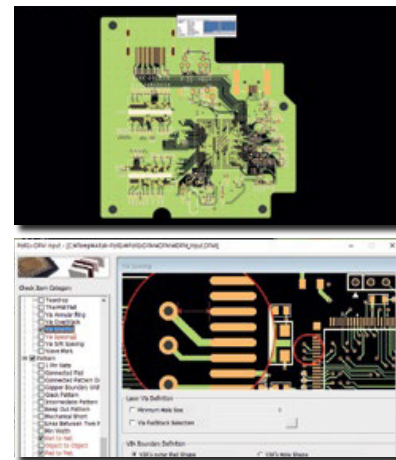


Rozwiązanie Pollex™ PCB Verification zostało początkowo przyjęte aby zmniejszyć liczbę defektów produkcyjnych i błędów ludzkich inżynierów, a dzięki temu mogliśmy znacznie zmniejszyć koszty rozwoju produkcji.

JungWon Lee,
Chief Researcher,
Samsung SDI



▲ Omówienie środowiska współpracy Samsung SDI z możliwością weryfikacji PCB.



▲ TOP: W Pollex PCB Modeler użytkownicy mogą przysyłać i przeglądać projekty PCB oraz uruchamiać narzędzia do weryfikacji.

DÓŁ: W ramach Pollex Verification okno dialogowe umożliwia użytkownikom wizualizację i wybór reguł do sprawdzenia oraz uruchomienie narzędzia do sprawdzania reguł dla DFM, DFA lub DFE.

WYZWANIE

Gdy firma Samsung SDI przeniosła się do branży materiałów elektronicznych, pojawiło się kilka wyzwań, którym należało sprostać. Firma musiała przejść od obwodów sterowania wyświetlaczami cyfrowymi do obwodów sterowania akumulatorami, co wymagało innego podejścia do nowych projektów elektronicznych i związanych z nimi technologii produkcji płytek drukowanych (PCB). Potrzebne było solidne rozwiązanie do przeglądu i weryfikacji

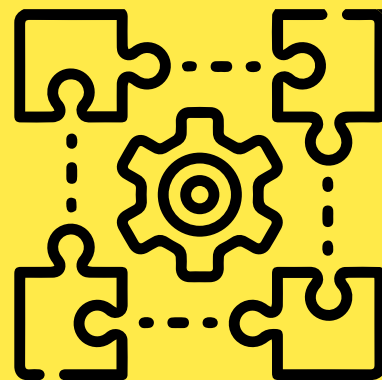
projektu PCB dla istniejących i nowych produktów. Ponadto, po przejęciu kluczowego gracza w branży akumulatorów samochodowych, firma Samsung SDI potrzebowała rozwiązania, które umożliwiłoby skonfigurowanie i wdrożenie przeglądu i weryfikacji projektu płytki drukowanej, w którym zasady projektowania i **środowisko użytkownika byłyby zarządzane centralnie.**

USPRAWNIENIE TWORZENIA PŁYTEK DRUKOWANYCH

SAMSUNG SDI OSZCZĘDZA SZEŚĆ MILIONÓW USD ROCZNIE Z ALTAIR® POLLEX™

NASZE ROZWIĄZANIE

Samsung SDI ocenił Altair® Pollex™ pod kątem przeglądu projektu PCB (PCB Modeler) i weryfikacji (PCB Verification). Zwracając szczególną uwagę na wspierane zasady projektowania dla produkcji (DFM) i projektowania dla elektrotechniki (DFE), celem było zarządzanie i usprawnianie procesu od projektu do produkcji.



ROZWIĄZANIE

Dzięki **przyjaznym dla użytkownika możliwościom współpracy**, Pollex™ umożliwił zespołom projektantów PCB, inżynierów sprzętu, inżynierów testujących i inżynierów produkcji komunikację za granicą. Firma Samsung SDI potrzebowała rozwiązania, które mogłoby być również używane we wszystkich oddziałach, ale umożliwiałoby centralne zarządzanie zasadami projektowania i środowiskiem weryfikacji.

Altair® ściśle współpracował z inżynierami Samsung SDI, aby zapewnić, że rozwiązanie do weryfikacji płytek drukowanych będzie mogło być używane w istniejących i nowych produktach o **różnych wymaganiach w zakresie weryfikacji**. Dzięki Pollex™ po dwóch miesiącach firma Samsung SDI dysponowała wydajnym środowiskiem pracy z możliwościami weryfikacji PCB, z którego mogło korzystać wiele zespołów. Dzięki temu środowisku inżynierowie zajmujący się grafiką PCB mogą przysyłać projekty układów PCB na serwer PDM, w tym projekty w formacie Pollex™. Wszyscy inżynierowie

mogą następnie przeglądać projekty PCB za pomocą narzędzia PCB Modeler, korzystając z narzędzi Pollex™ PCB Verification.

WYNIKI

Dzięki Pollex™, Samsung SDI z powodzeniem współpracuje z rozwiązaniami centralnymi z możliwością weryfikacji projektu PCB. i możliwościami weryfikacji. Oszczędza to szacunkowo sześć milionów USD rocznie dzięki zmniejszeniu liczby iteracji projektu z 20 do dziewięciu i liczby kontroli rewizji z sześciu do trzech. Samsung SDI używa Pollex™ do przeglądu projektu PCB i wykorzystuje DFM do wykrywania błędów produkcyjnych na wczesnym etapie projektowania. Zastosowanie Pollex™ zostało rozszerzone o DFE, aby wykrywać awarie elektryczne w procesie projektowania. W przyszłości analitycy będą używać Pollex™ Solvers do integralności sygnału i mocy, oraz do analizy termicznej.